

**Riunione Telematica del Collegio Docenti del Dottorato di Ricerca in Ingegneria Elettronica ed Informatica del 26 Settembre 2019, ore 09:30.**

DOCENTI UNICA	P	G	A
ATZORI	X		
BARBARO			X
BIGGIO	X		
CANNAS	X		
CASULA	X		
COSEDDU	X		
DAMIANO	X		
DIDACI	X		
FRANCESCHELLI	X		
FUMERA	X		
GIACINTO	X		
GIUA	X		
MARCIALIS			X
MAZZARELLA	X		
MELONI	X		
MONTISCI	X		
MURA		X	
MURRONI	X		
MUSCAS	X		
PEGORARO	X		
RAFFO			X
ROLI	X		
SEATZU	X		
SERPI	X		
VANZI	X		
<b>RAPPRESENTANTI</b>			
SCARLATO	X		
PINTOR	X		
PORCU	X		

Constatata la presenza del numero legale, alle ore 9.30 il Coordinatore dichiara aperta la seduta.

**Ordine del giorno:**

- 1) Ratifica dei verbali: n°04 del 6 Agosto 2019, n°03 del 18 Luglio 2019, n°01 del 25 Gennaio 2019, n°07 del 7 Dicembre 2018;
- 2) Comunicazioni;
- 3) Dottorandi XXXII ciclo: assegnazione valutatori, titolo tesi, date per la trasmissione tesi ai valutatori e mese di svolgimento esame finale;
- 4) Borse POR aggiuntive per il XXXV Ciclo;
- 5) Richiesta di nuova co-tutela;
- 6) Pratiche Dottorandi.
- 7) Varie ed Eventuali

- 1) **Ratifica dei verbali: n°04 del 6 Agosto 2019, n°03 del 18 Luglio 2019, n°01 del 25 Gennaio 2019, n°07 del 7 Dicembre 2018.**

Il Collegio approva i verbali: n°04 del 6 Agosto 2019, n°03 del 18 Luglio 2019, n°01 del 25 Gennaio 2019, n°07 del 7 Dicembre 2018, che vengono pertanto ratificati negli elementi inseriti successivamente a tale data.

## 2) Comunicazioni

Il 4 e 6 Settembre 2019 si sono svolte le prove di ammissione al XXXV ciclo di dottorato. Nella graduatoria ordinaria sono risultati idonei 11 candidati, di cui 9 vincitori ammessi a ricoprire 7 posti con borsa e 2 posti senza borsa. Nella graduatoria per candidati stranieri sono risultati idonei 2 candidati, di cui 1 vincitore ammesso a ricoprire 1 posto con borsa riservata.

Il 23 Settembre 2019 si è svolta la Giornata Dottorale di recupero per i dottorandi che non sono potuti essere presenti a quella del 4 Giugno. Hanno partecipato i dottorandi Eleonora Sulas con la presentazione dal titolo: "Development of a novel Dataset and Tools for non invasive fetal Electrocardiography" e Nicola Curreli con presentazione dal titolo: "Nonlinear optics in 2D transition metal dichalcogenides". La commissione composta da prof.Fanti, prof.Franceschelli e prof.Pani reputa idonee le presentazioni dei dottorandi.

## 3) Dottorandi XXXII ciclo: assegnazione valutatori, titolo tesi, date per la trasmissione tesi ai valutatori e mese di svolgimento esame finale

Il Coordinatore, raccolti i dati inviati dai vari tutor al fine di ottemperare alle disposizioni ministeriali che richiedono la valutazione della tesi dottorale da parte di due valutatori scelti tra docenti di elevata qualificazione, appartenenti a istituzioni, italiane e/o straniere, non partecipanti al dottorato, comunica di seguito tali nominativi per dottorando XXXII ciclo ed i titoli delle relative tesi:

**Elisavet Grigoriou:** Tesi: "Quality of Experience monitoring and management strategies for future smart networks". Valut.n.1 Periklis Chatzimisios, professor, International Hellenic University, Grecia, [pchatzimisios@gmail.com](mailto:pchatzimisios@gmail.com); Valut n.2 Linfen Sun, associate professor, University of Plymouth, UK, [L.Sun@plymouth.ac.uk](mailto:L.Sun@plymouth.ac.uk)

**Cristina Desogus:** Tesi "Models and methods for network selection and balancing in heterogeneous scenarios". Valut. n.1 Dr. Cristina Muntean, National College of Ireland, [cristina.muntean@ncirl.ie](mailto:cristina.muntean@ncirl.ie) , <https://www.ncirl.ie/About/A-Z-Staff-Directory/Staff/37> ; Valut.n.2 Dr. Claudio Sacchi, University of Trento, DISI, [claudio.sacchi@unitn.it](mailto:claudio.sacchi@unitn.it) <https://sites.google.com/unitn.it/personal-disi-web-page/home>.

**Michele Scarlato:** Tesi "Quality of Service improvements for real time multimedia applications using next generation network architectures and blockchain in Internet Service Provider cooperative scenario ". Valut. n.1 Vlad Pepescu, University of Transilvania, Romania, <http://etc.unitbv.ro/~popescu/vlad.popescu@unitbv.ro> ,Valut. n.2 Antonio Liotta, Edinburgh Napier University, Edinburgh, UK [a.liotta@napier.ac.uk](mailto:a.liotta@napier.ac.uk) .

**Andrea Floris:** Tesi: "Design of Systems and Components for High-Speed Electric Propulsion Systems". Valut.n.1 Drazen Dujic, Ecole polytechnique fédérale de Lausanne – EPFL, [drazen.dujic@epfl.ch](mailto:drazen.dujic@epfl.ch); Valut n.2 Gerard-Andre Capolino, University of Picardie &quot;Jules Verne&quot; - Dept. EE - LTI Lab, [gerard.capolino@u-picardie.fr](mailto:gerard.capolino@u-picardie.fr)

**Eleonora Sulas:** Tesi: "Development of a novel Dataset and Tools for non-invasive Fetal Electrocardiography research". Valut.n.1 Arnaldo Guimaraes Batista, Dept. of Electrical Engineering of the Faculty of Sciences of Technology of the Nova University of Lisbon, [agb@fct.unl.pt](mailto:agb@fct.unl.pt), <https://docentes.fct.unl.pt/agb/>; Valut n.2 Bertrand Rivet, GIPSA-Lab, Grenoble Institute of Technology (Grenoble INP), France., [bertrand.rivet@gipsa-lab.grenoble-inp.fr](mailto:bertrand.rivet@gipsa-lab.grenoble-inp.fr) [https://www.gipsa-lab.grenoble-inp.fr/~bertrand.rivet/cv\\_en.html](https://www.gipsa-lab.grenoble-inp.fr/~bertrand.rivet/cv_en.html).

**Luca Schirru:** Tesi: "Upgrading the Sardinia Radio Telescope for Space Objects Observation and Tracking". Valut.n.1 Pierluigi Di Lizia, Politecnico di Milano, [pierluigi.dilizia@polimi.it](mailto:pierluigi.dilizia@polimi.it) ,Valut n.2 Tonino Pisanu, INAF - Osservatorio Astronomico di Cagliari , [tonino.pisanu@inaf.it](mailto:tonino.pisanu@inaf.it) .

**Nicola Curreli:** Tesi: "2D Material-Based Electromagnetic Devices". Valut.n.1 Prof. Paolo Samori, 8 allée Gaspard Monge, BP 70028 ,F-67083 Strasbourg Cedex, France, [samori@unistra.fr](mailto:samori@unistra.fr); Valut n.2 Prof. Paolo Mezzanotte Università degli studi di Perugia- Italia, [paolo.mezzanotte@unipg.it](mailto:paolo.mezzanotte@unipg.it).

Il coordinatore, al fine di rispettare le richieste di cui alla circolare del 26/07/2019, propone che:

-la tesi venga inviata, a cura dei dottorandi, ai valutatori entro il 15 ottobre 2019 in formato pdf;

-i valutatori entro il 15 novembre 2019 (30 gg come definito da circolare del 04/08/2016) esprimano e facciano pervenire un giudizio analitico scritto sulla tesi e/o: A. propongano l'ammissione del dottorando alla discussione pubblica; B. propongano il rinvio della discussione, per un periodo non superiore a sei mesi, nel caso in cui ritengano che la tesi necessiti di significative integrazioni o correzioni;

-il mese in cui si svolgeranno gli esami finali sia Febbraio 2020;

-la data entro la quale verrà comunicato dal collegio la data di svolgimento dell'esame finale, come da circolare del 26/07/2019 citata, sarà il 6/12/2019.

Il Collegio approva.

#### 4) Borse POR aggiuntive per il XXXV Ciclo

Il Coordinatore ricorda che l'anno scorso il DRIEI aveva presentato una richiesta per il finanziamento di tre borse aggiuntive PON RI a valere sul XXXIV ciclo. La richiesta pur essendo stata valuta idonea, non è stata finanziata per mancanza di fondi. L'ufficio dottorati ha comunicato che grazie all'idoneità conseguita, abbiamo facoltà di ripresentare entro il 2 ottobre le proposte a valere sul XXXV ciclo, essendo state recuperate le necessarie coperture finanziarie. Data la presenza per il XXXV ciclo di due ammessi senza borsa e di ulteriori tre idonei non ammessi il coordinatore propone di comunicare all'ufficio dottorati la nostra intenzione di ripresentare la proposta per tutte quelle borse il cui tema di ricerca ricade nelle competenze di uno dei candidati idonei.

Il Collegio approva.

#### 5) Richiesta di nuova co-tutela

Il coordinatore presenta la richiesta del dottorando Yihui HU, dottorando presso Xidian University (X'ian, Cina) di essere ammesso in co-tutela al DRIEI. Tale richiesta è stata preliminarmente concordata tra il prof. Giua e il tutor del dottorando presso Xidian University, prof. Zhiwu LI. Il curriculum del candidato è allegato al presente verbale.

Il coordinatore fa richiesta al collegio affinché:

1- proceda alla valutazione dei titoli del candidato per verificare che essi soddisfino i criteri richiesti dal nostro ateneo per l'ammissione al dottorato di ricerca.

2- valuti la rilevanza del tema di ricerca proposto dal candidato e si esprima sull'interesse a che questo lavoro prosegua presso il nostro ateneo.

Si premette che:

La normativa italiana prevede tre cicli: Laurea (I ciclo), Laurea Magistrale (II ciclo), dottorato di ricerca (III ciclo) e richiede per l'accesso al dottorato il conseguimento di un corso di laurea di secondo livello.

Il sistema cinese, prevede i seguenti due percorsi:

- Bachelor degree, Master degree (postgraduate program), PhD degree (doctoral program).
- Bachelor degree, Master/PhD degree (successive postgraduate and doctoral program). In questo percorso, una volta immatricolati alle successive postgraduate and doctoral program il passaggio al programma dottorale richiede il soddisfacimento dei requisiti del programma di Master.

Candidato Yihui HU

##### 1-Valutazione titoli

Preso visione del curriculum del candidato emerge che il sig. Yihui HU ha conseguito un Bachelor degree in Electrical Engineering and Automation presso Xidian University a giugno 2016. A settembre 2016 è stato immatricolato alle successive postgraduate and doctoral program in Control theory and Control Engineering. A settembre 2017, avendo soddisfatto i requisiti del programma di Master è stato ammesso al programma dottorale. Il collegio, individuando una equipollenza fra i titoli di studio conseguiti in Cina ed i corrispondenti titoli di studio italiani, ritiene che il candidato Yihui HU, avendo conseguito tutti e due i livelli di studio richiesti dalla normativa cinese per l'accesso al Phd, soddisfi anche i requisiti dell'Università italiana per l'accesso al corso di dottorato.

##### 2-Valutazione tema di ricerca

Il tema di ricerca Design of Supervisors for Active Diagnosis in Discrete Event Systems ricade nel campo dell'Automatica. Ecco consiste nello studio di approcci attivi e preventivi per la diagnosi e la

sicurezza di sistemi dinamici: tali approcci mirano a determinare opportuni ingressi di controllo che permettano di identificare la presenza e le cause di un malfunzionamento. Il tema si inserisce nelle attività del gruppo di Automatica del DIEE e vi è interesse a che questo lavoro prosegua presso il nostro ateneo.

Per quanto detto, il collegio si esprime a favore dell'accesso della sig. HU al corso di dottorato DRIE1 con la formula della co-tutela. Il tutor assegnato al candidato è il prof. Alessandro Giua.

## 6) Pratiche Dottorandi

Il dottorando **Nicola Curreli** richiede il riconoscimento del livello B2 di Inglese; il Collegio approva.

Il Prof. Gianluca Marcialis, tutor del dottorando del XXXV ciclo **Marco Micheletto**, chiede che il suddetto venga autorizzato da parte del Collegio per lo svolgimento di attività di tutorato per il corso di Elementi di Informatica legata ad un contratto di lavoro autonomo con la Università di Cagliari. La durata dell'attività sarà di 30 ore ad iniziare dal 3 Ottobre 2019.

Il dottorando **Sonedda Stefano**, Il anno del corso del XXXIII ciclo del Dottorato in Ingegneria Elettronica e Informatica, chiede l'autorizzazione a trascorrere un periodo di studi all'estero. Il tutore del dottorando, prof. Massimo Barbaro, ha dato parere favorevole alla richiesta. Sede estera: University of California Berkeley, USA  
Supervisore: Michel Maharbiz  
Periodo: dal 24 Agosto 2019 al 28 Dicembre 2019 (totale mesi 4)  
Motivazione: Periodo di Visita

Il Collegio approva.

Il dottorando **Simone Porcu**, Il anno del corso del XXXIII ciclo del Dottorato in Ingegneria Elettronica e Informatica, chiede l'autorizzazione a trascorrere un periodo di studi all'estero. Il tutore del dottorando, prof. Luigi Atzori, ha dato parere favorevole alla richiesta. Sede estera: University of Sussex House, Falmer Brighton, UK  
Supervisore: Marianna Obrist  
Periodo: dal 5 Agosto 2019 al 5 Dicembre 2019 (totale mesi 4)  
Motivazione: Periodo di Visita

Il Collegio approva.

La dottoranda **Giulia Orrù**, Il anno del corso del XXXIII ciclo del Dottorato in Ingegneria Elettronica e Informatica, chiede l'autorizzazione a trascorrere un periodo di studi all'estero. Il tutore del dottorando, prof. Gianluca Marcialis, ha dato parere favorevole alla richiesta. Sede estera: Martigny, Svizzera  
Supervisore: Sebastian Marcel  
Periodo: dal 15 Novembre 2019 al 14 Febbraio 2020 (totale mesi 3)  
Motivazione: Periodo di

Visita Il Collegio approva.

Il dottorando **Diego Deplano**, Il anno del corso del XXXIII ciclo del Dottorato in Ingegneria Elettronica e Informatica, chiede l'autorizzazione a trascorrere un periodo di studi all'estero. Il tutore del dottorando, prof. Alessandro Giua, ha dato parere favorevole alla richiesta. Sede estera: University of Toronto, Faculty of Applied Science & Engineering, Canada Supervisore: Luca Scardovi  
Periodo: dal 7 Ottobre 2019 al 20 Novembre 2019 (totale mesi 1)  
Motivazione: Periodo di ricerca su "Analysis and control of Multi-Agent Systems".

Il Collegio approva.

Il dottorando **Davide Aguiari**, Il anno del corso del XXXIII ciclo del Dottorato in Ingegneria Elettronica e Informatica, , chiede di ratificare i periodi fuori sede svoltisi da ottobre 2017 a settembre 2019 al fine di completare le pratiche di iscrizione della cotutela tra l'Università di Cagliari e la Sorbonne Université – École Doctorale Informatique, Télécommunication et Électronique. Il tutore del dottorando, prof. Luigi Atzori, ha dato parere favorevole alla richiesta. Tutte le trasferte sono sempre state a carico dell'università ospitante:

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia  
Supervisore: Prof. Giovanni Pau  
Periodo: 8-11 Novembre 2017

Motivazione: Periodo di ricerca su "Canarin II: An IoT platform for Sensing and Computing"

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia

Supervisore: Prof. Giovanni Pau

Periodo: 17-22 Novembre 2017

Motivazione: Periodo di ricerca su "Canarin II: An IoT platform for Sensing and Computing"

Sede estera: University of Coimbra – Coimbra, Portogallo

Supervisore: Prof. Giovanni Pau

Periodo: 27-30 Novembre 2017

Motivazione: Installazione dei sensori del progetto "Pollution sensing in a UNESCO World heritage site: the Joanina library in Coimbra"

Sede estera: Macau Polytechnic Institute – Macao, Cina

Supervisore: Prof. Giovanni Pau

Periodo: 13-20 Dicembre 2017

Motivazione: Progettazione e assemblaggio dei sensori per il progetto "Pollution sensing in a UNESCO World heritage site: the Joanina library in Coimbra"

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia

Supervisore: Prof. Giovanni Pau

Periodo: 8-12 Gennaio 2018

Motivazione: Periodo di ricerca su "Canarin II: An IoT platform for Sensing and Computing"

Sede estera: Macau Polytechnic Institute – Macao, Cina

Supervisore: Prof. Giovanni Pau

Periodo: 31 Gennaio - 8 Febbraio 2018

Motivazione: Progettazione e assemblaggio dei sensori per il progetto "Pollution sensing in a UNESCO World heritage site: the Joanina library in Coimbra"

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia

Supervisore: Prof. Giovanni Pau

Periodo: 12-16 Febbraio 2018

Motivazione: Periodo di ricerca su "Canarin II: An IoT platform for Sensing and Computing"

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia

Supervisore: Prof. Giovanni Pau

Periodo: 1-4 Marzo 2018

Motivazione: Periodo di ricerca su "Canarin II: An IoT platform for Sensing and Computing"

Sede estera: UCLA - Los Angeles, USA

Supervisore: Prof. Giovanni Pau

Periodo: 1-17 Agosto 2018

Motivazione: Partecipazione seminario "Developing IoT sensors for schools" e lezioni frontali insieme agli studenti del Macau Polytechnic Institute

Luogo: Bologna, Italia

Supervisore: Prof. Daniele Giusto

Periodo: 28-30 Novembre 2018

Motivazione: GOODTECHS 2018 - "Monitoring cultural heritage buildings via low-cost edge computing/sensing platforms: the Biblioteca Joanina de Coimbra case study"

Sede estera: University of Coimbra – Coimbra, Portogallo

Supervisore: Prof. Giovanni Pau

Periodo: 8-12 Dicembre 2018

Motivazione: Installazione dei sensori del progetto "Pollution sensing in a UNESCO World heritage site: the Joanina library in Coimbra"

Sede estera: Macau Polytechnic Institute – Macao, Cina

Supervisore: Prof. Giovanni Pau

Periodo: 12-19 Dicembre 2018

Motivazione: Progettazione e assemblaggio dei sensori per il progetto "Pollution sensing in a UNESCO World heritage site: the Joanina library in Coimbra"

Sede estera: Sorbonne Université – Laboratoire d'informatique de Paris 6 – Parigi, Francia

Supervisore: Prof. Giovanni Pau

Periodo: 27 Aprile - 30 Settembre 2019

Motivazione: Partecipazione INFOCOM 2019 & Periodo di ricerca su "C-Continuum: Edge-to-Cloud

computing for distributed AI"

Luogo: Valencia, Spagna

Supervisore: Prof. Luigi Atzori

Periodo: 16-22 Giugno 2019

Motivazione: EuCNC 2019 - Progetto "NRG5 Energy as a Service"

## 7) **Varie ed Eventuali**

Non vi è altro da discutere.

La riunione si conclude alle ore 17:30.

**Il Coordinatore del Dottorato e  
del Collegio Docenti  
Prof. Alessandro Giua**

A handwritten signature in blue ink, appearing to read 'A. Giua', is positioned below the printed name of the coordinator.

